

JODODAC 2001

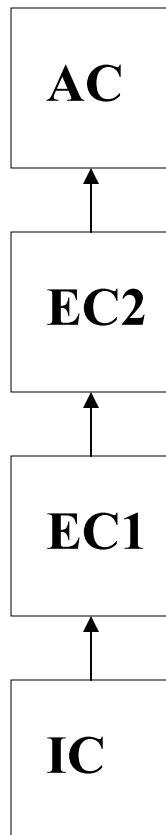
*Revisión Plan de Estudios FIB
Arquitectura de Computadores
Juan J. Navarro*

Jornades de Docència del DAC



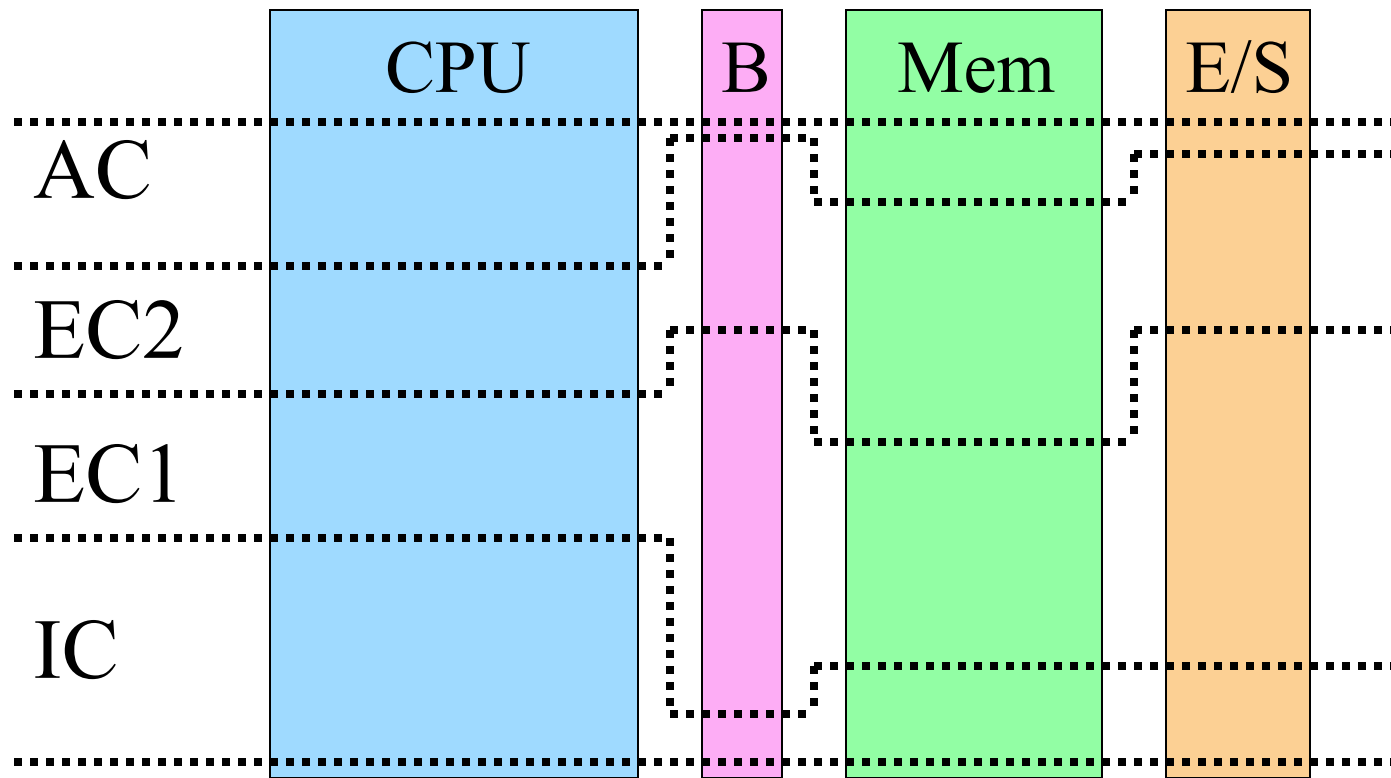
Asignaturas Obligatorias

Contenidos



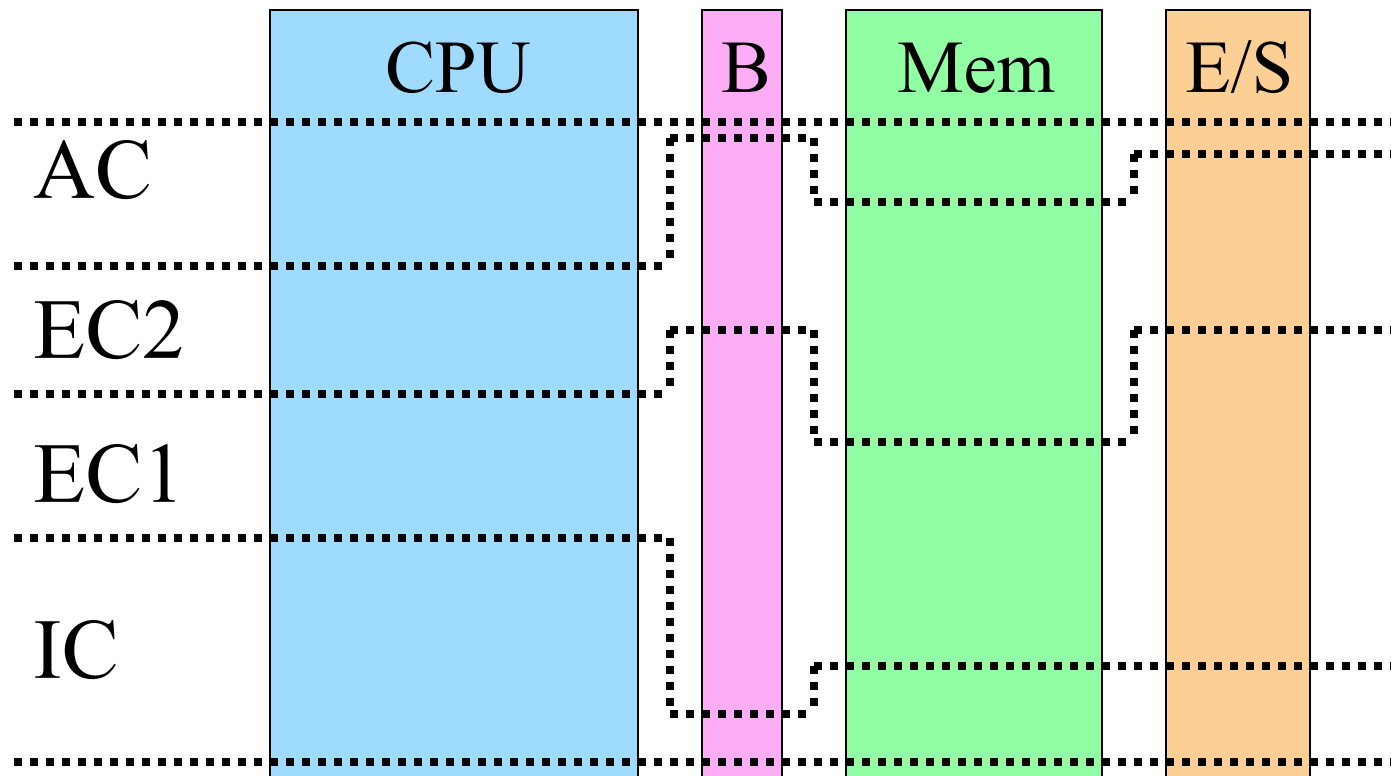
Visión horizontal

- Se utiliza poco el conocimiento anterior
- Obsesión por no repetir

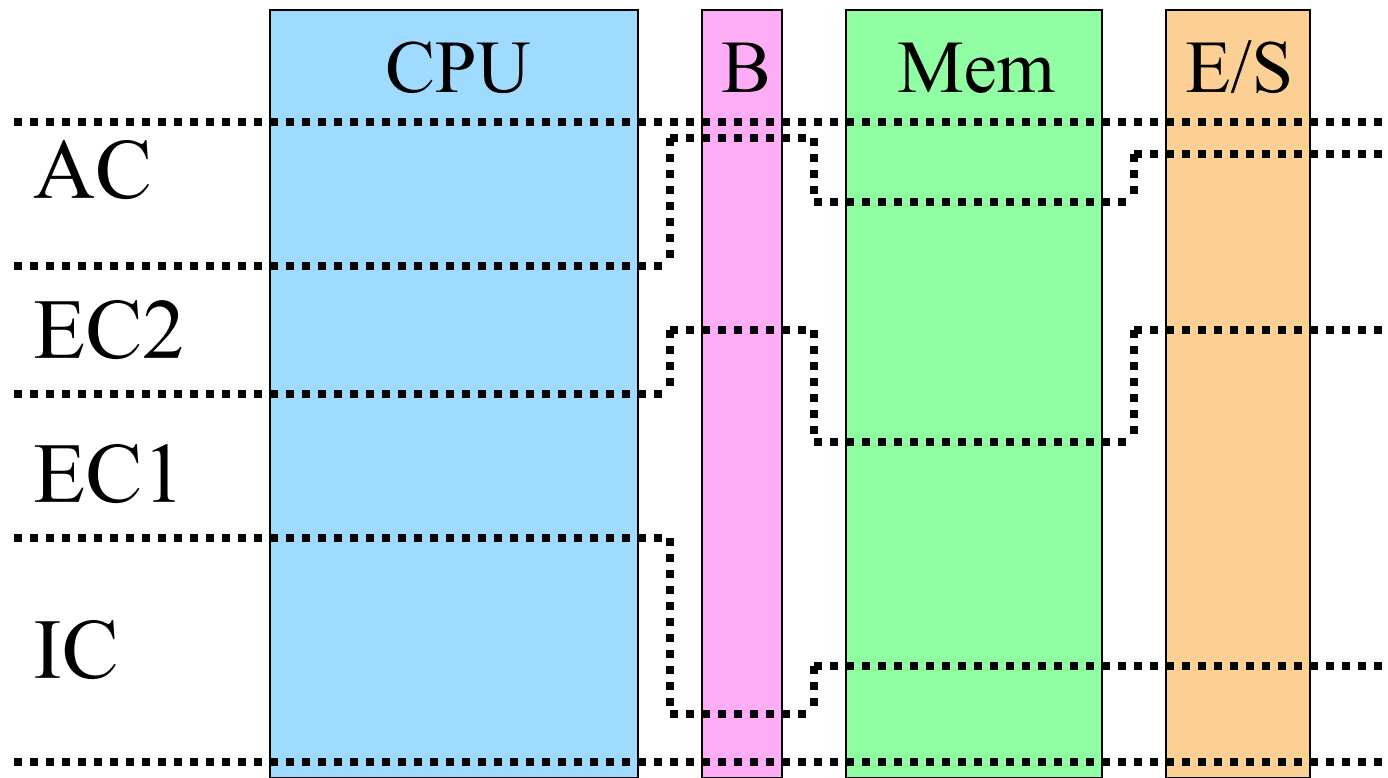


JODODAC 2001

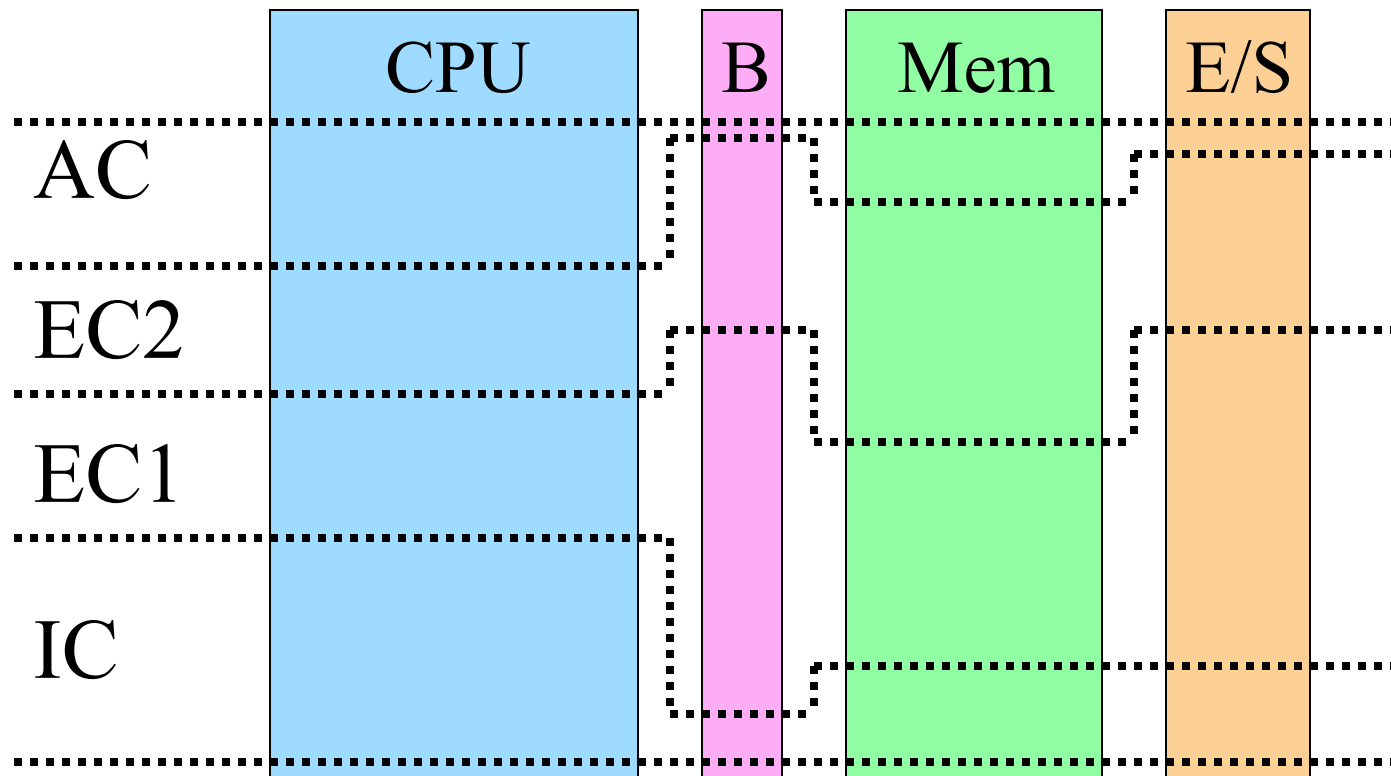




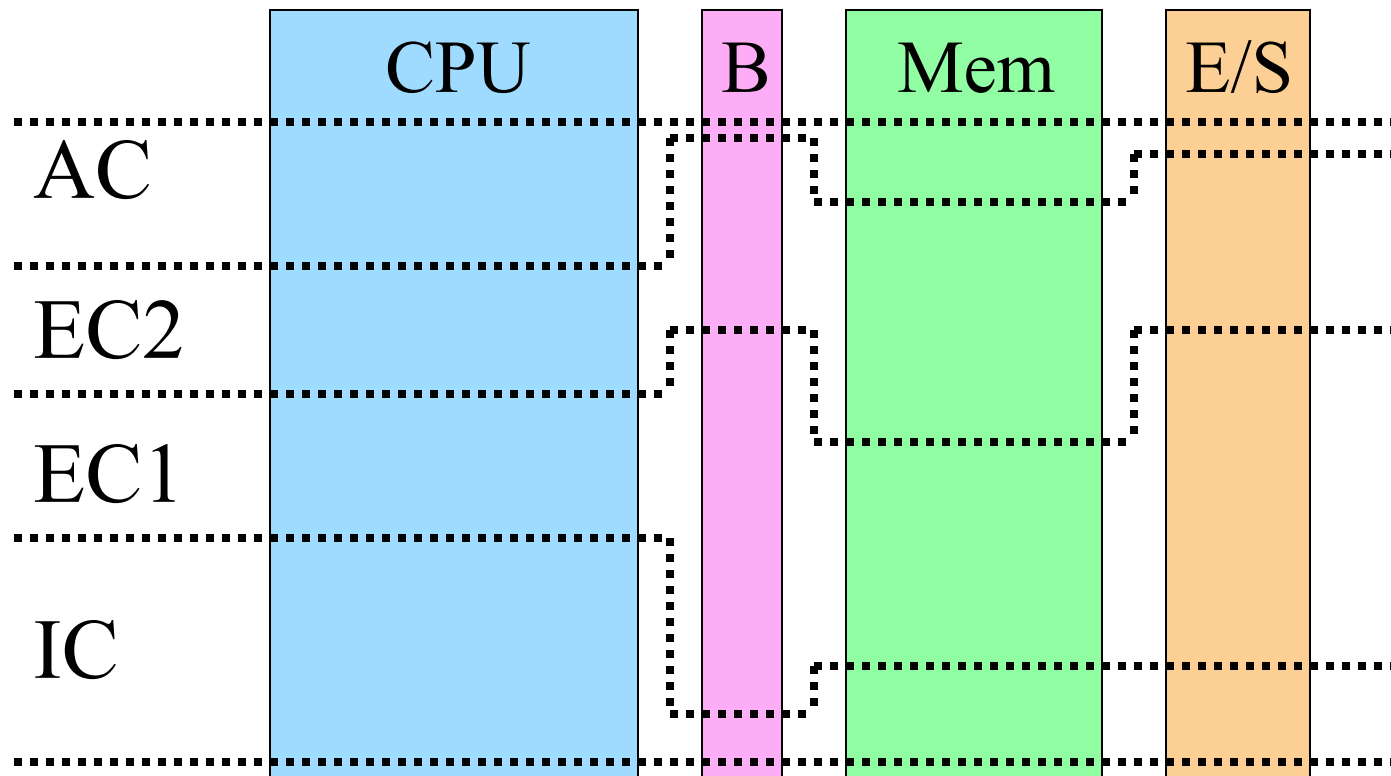
Mantener, en cada nivel (asignatura) un modelo completo del computador



Cada nivel construye un modelo más real, a partir del modelo anterior



POR EJEMPLO:



IC: CPU: MR secuencial

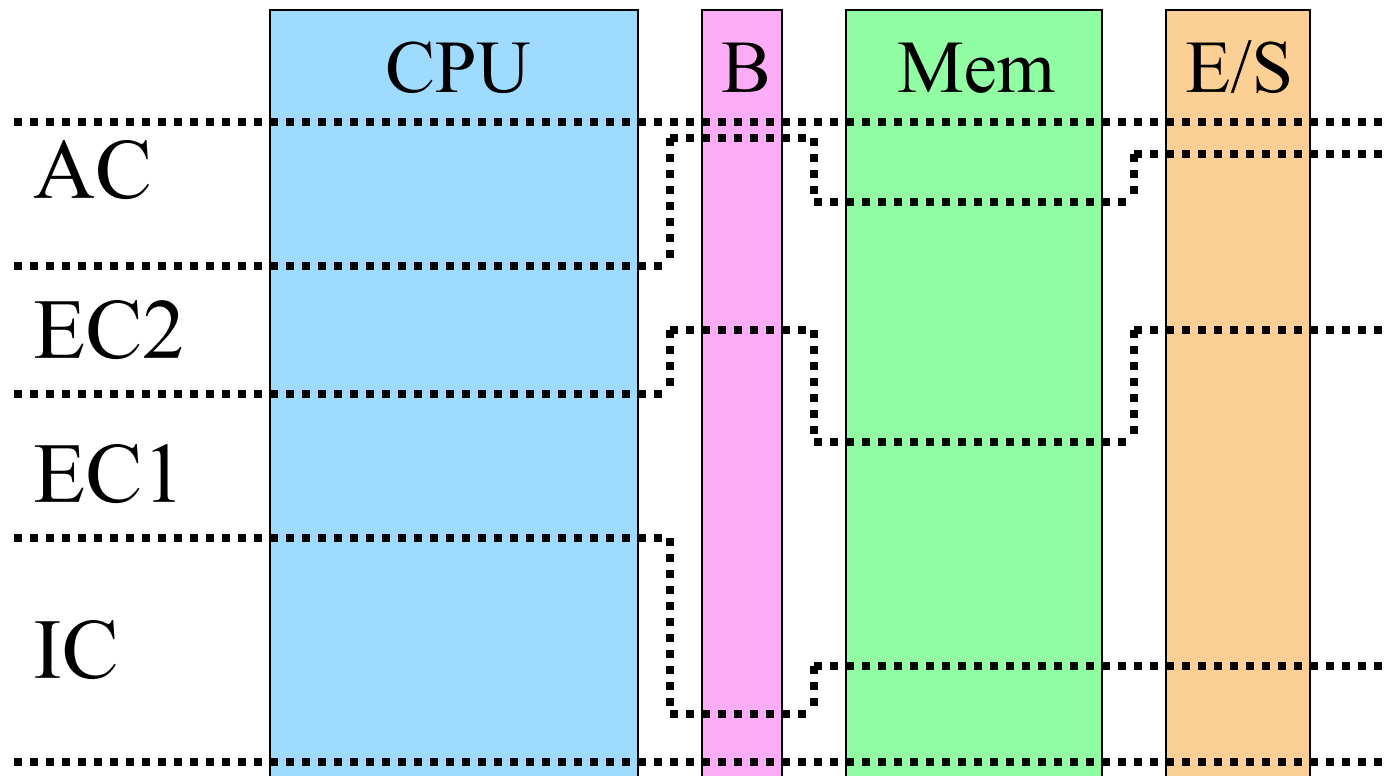
B: Unidierccional, multiplexores

Mem: Banco de registros grande

E/S: Teclado y Pantalla por poling

JODODAC 2001





EC1: CPU: Interpretación del x86 sobre la MR

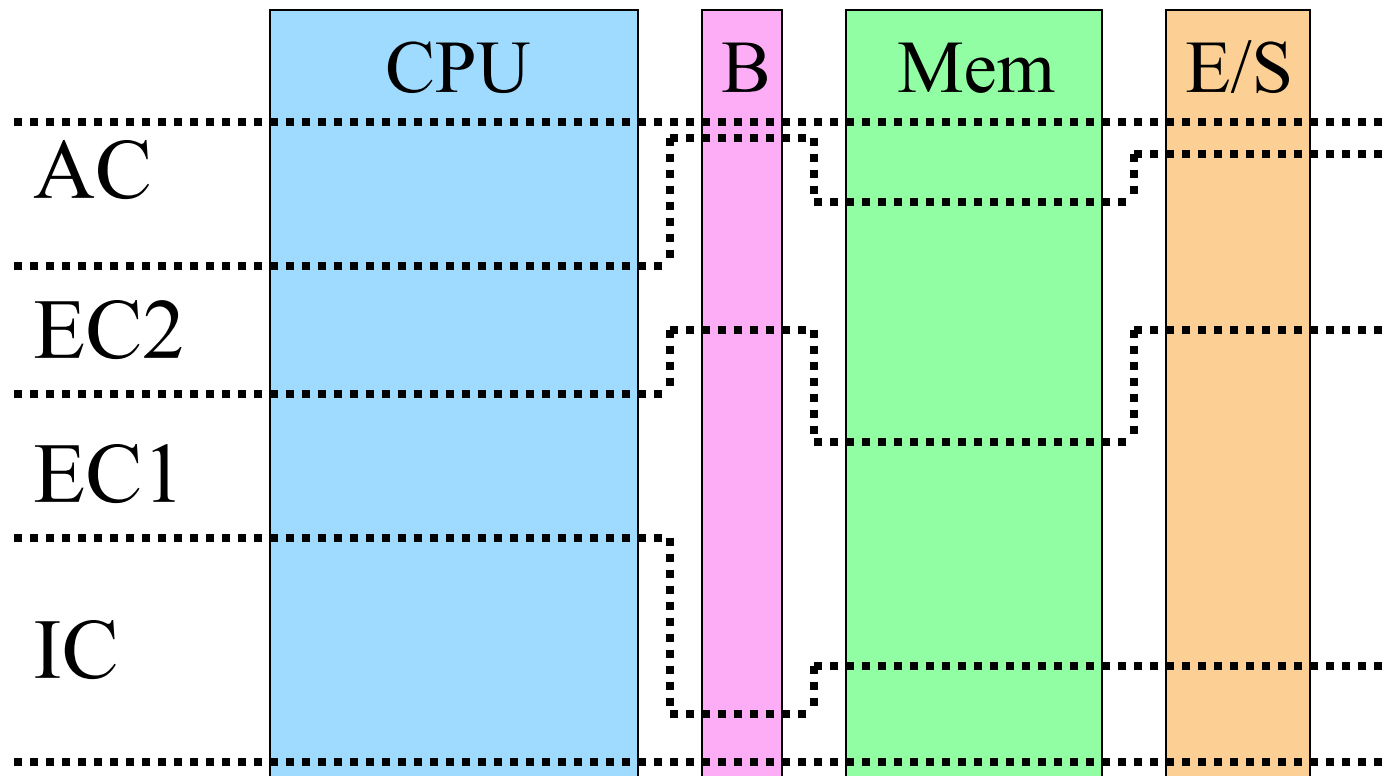
B: Tristate, buses sincronos y asincronos

Mem: DRAM, SRAM, Cache map. Directo

E/S: Interrupciones

JOBODAC 2001





EC2: CPU: MR Segmentada

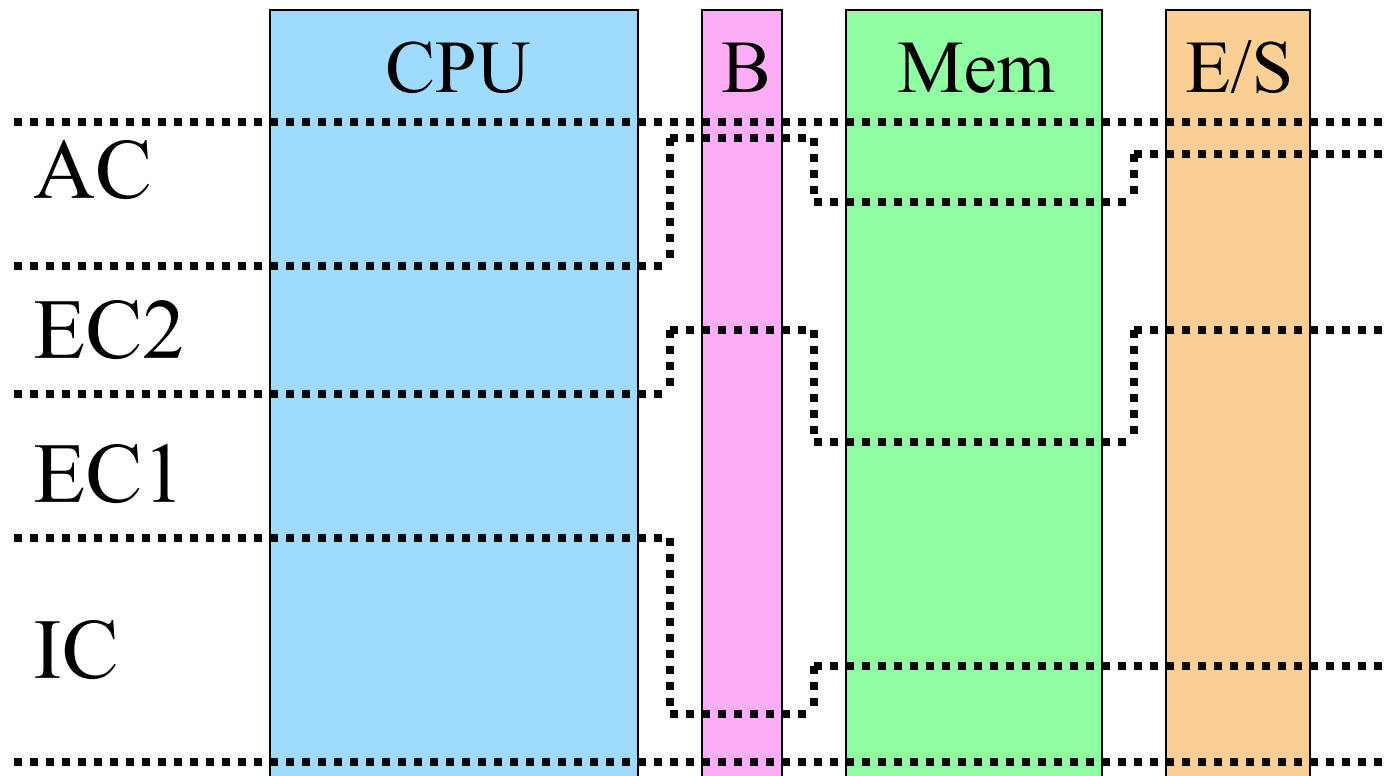
B: Buses comerciales

Mem: Interferencias, Asociatividad

E/S: DMA

JODODAC 2001





AC: CPU: Superescalar, OoO, ...

B:

Mem: Caches no bloqueantes, Victim,...

E/S: Procesadores de E/S

JOBODAC 2001



Visión Vertical:

- Construir sobre lo conocido
- Refresco de los conceptos
- Laboratorio: Ir completando el computador (Logic ...)

Énfasis en el “camino crítico” entre los objetivos del nivel inferior y superior:

- Para un problema sólo una técnica (simplificada) pero implementada

Más referencias comerciales (PCs)

Conclusiones

- Aprovechemos la revisión del plan de estudios
- Esto se ha hecho siempre en Física durante el bachiller
- La vida es movimiento /
- Mucho trabajo para redefinir objetivos y temarios (teoría y laboratorios)